

**Univerzitet Crne Gore
Prirodno-matematički fakultet**

Džordža Vašingtona b.b.
1000 Podgorica, Crna Gora

Crna Gora
UNIVERZITET CRNE GORE

Primijere: 07.02.19			
Org. j.	Smj.	Broj	Vrijednost
01/2	481		

tel: +382 (0)20 245 204

fax: +382 (0)20 245 204

www.pmf.ac.me

Broj: 517

Datum: 07 FEB 2019

UNIVERZITET CRNE GORE

-Senatu-

-Centru za doktorske studije-

U prilogu akta dostavljamo Predlog Odluke Vijeća Prirodno-matematičkog fakulteta za imenovanje mentora studentu doktorskih studija PMF-a, Krenaru Krepuska., na dalje postupanje.

DEKAN
Prof. dr. Predrag Miranović



Broj 494/1 2017
Podgorica, 13 02 2017

UNIVERZITET CRNE GORE
OBRAZAC M: Imenovanje mentora

MENTORSTVO

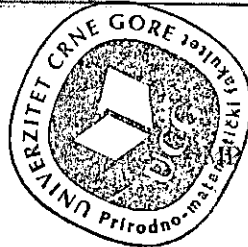
PREDLOŽENI MENTOR/I			
	Titula, ime i prezime	Ustanova i država	Naučna oblast
Prvi mentor	Redovni profesor Milo Tomašević	Univerzitet Crne Gore	Arhitektura računara, Paralelni sistemi, Softverski sistemi, Algoritmi
Drugi mentor			
Sjednica Vijeća organizacione jedinice na kojoj je izvršeno predlaganje mentora:			9. 02. 2017.
KOMPETENCIJE MENTORA (pet objavljenih radova u relevantnim časopisima)			
Prvi mentor	1	Trobec R., Vasiljević R., M. Tomašević, Milutinović V., Bević R., Valero M., "Interconnection Networks in Petascale Computer Systems: A Survey", <i>ACM Computing Surveys</i> , Vol. 49, No. 3, Sep, 2016, pp. 1-25.	
	2	Dundjerski D., Tomašević M., "GPU-Based Parallelization of the OSPF and BGP routing protocols", <i>Concurrency and Computation: Practice and Experience</i> , Vol. 27, Iss. 1, January 2015, pp. 237-251.	
	3	Radulović M., Tomašević M., Milutinović V., "Register-Level Communication in Speculative Chip Multiprocessors", <i>Advances in Computers</i> , vol. 92, January 2014, pp. 1-66.	
	4	Punt M., Tomašević M., Đorđević J., "Evaluation and Analysis of an On-line Error Detection Monitoring Technique", <i>Computers and Electrical Engineering</i> , Vol. 39, Iss. 2, February 2013, pp. 261-273.	
	5	Tomašević V., Tomašević M., "An Analysis of Chain Characteristics in the Cryptanalytic TMTO Method", <i>Theoretical Computer Science</i> , Vol. 501, August 2013, pp. 52-61.	
Drugi mentor	1		
	2		
	3		
	4		
	5		

PODACI O MAGISTRANDIMA I DOKTORANDIMA

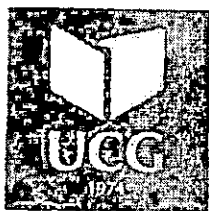
	Broj magistranada		Broj doktoranada	
	trenutno	ukupno	trenutno	ukupno
Prvi mentor	0	1	0	1
Drugi mentor				

Datum i ovjera (pečat i potpis odgovorne osobe)

U (navesti grad),
(navesti datum)



DEKAN
Muparobek Stjepan



Univerzitet Crne Gore
Prirodno-matematički fakultet

Džordža Vašingtona b.b.
1000 Podgorica, Crna Gora

tel: +382 (0)20 245 204

fax: +382 (0)20 245 204

www.pmf.ac.me

Broj: 494

Datum: 13. 02. 2017.

Na osnovu člana 64 Statuta Univerziteta Crne Gore, a u vezi sa članom 29 stav 1 Pravila studiranja na doktorskim studijama Univerziteta Crne Gore, Vijeće Prirodno-matematičkog fakulteta na II sjednici održanoj dana 09.02.2017. godine, donijelo je sljedeću

ODLUKU

I

Predlažemo: Centru za doktorske studije Univerziteta Crne Gore prof. dr Mila Tomaševića, kao kandidata za mentora studentu doktorskih studija - studijski program Računarske nauke – Krenaru Kepuska.

II

Dokumentacija o ispunjenosti uslova za imenovanje mentora i Potvrda o studiranju Krenara Kepuske predstavlja sastavni dio odluke.



V.D. Dekan

Prof. dr. Predrag Miranović



УНИВЕРЗИТЕТ У БЕОГРАДУ

ЕЛЕКТРОТЕХНИЧКИ ФАКУЛТЕТ
БЕОГРАД

ПРЕМИЊЕНО: 7. ЈУЛ 2015.

Адреса: Студентски трг 1, 11000 Београд, Република Србија
Тел.: 011 3207400; Факс: 011 2638818; Е-mail: office@rect.b

Бр. јед.	Број	Датум	Број екст.
	63/7		

СЕНАТ УНИВЕРЗИТЕТА
У БЕОГРАДУБеоград, 08.07.2015. године
06-01 Број: 61202-2450/3-15
МЦ

На основу чл. 65. ст. 2. Закона о високом образовању ("Службени гласник РС", број 76/05, 100/07-аутентично тумачење, 97/08, 44/10 и 93/12), чл. 42. ст. 1. тач. 23. и чл. 43. ст. 4. Статута Универзитета у Београду ("Гласник Универзитета у Београду", број 162/11-пречишћени текст и 167/12), чл. 25. ст. 1. и ст. 2. тач. 1. Правилника о начину и поступку стицања звања и заснивања радног односа наставника Универзитета у Београду ("Гласник Универзитета у Београду", број 142/08, 150/09 и 160/11) и Критеријума за стицање звања наставника на Универзитету у Београду ("Гласник Универзитета у Београду", број 140/08, 144/08, 160/11, 161/11, 165/11), а на предлог Изборног већа Електротехничког факултета, број: 63/5 од 21.04.2015. године и мишљења Већа научних области техничких наука, број: 61202-2450/2-15 од 08.06.2015. године, Сенат Универзитета, на седници одржаној 08.07.2015. године, донео је

ОДЛУКУ

БИРА СЕ др Мило Томашевић у звање редовног професора на Универзитету у Београду-Електротехнички факултет, за ужу научну област Рачунарска техника и информатика.

Образложење

Електротехнички факултет је дана 14.01.2015. године у листу „Послови“ објавио конкурс за избор у звање редовног професора, за ужу научну област Рачунарска техника и информатика, због истека потреба Факултета.

Извештај Комисије за припрему извештаја о пријављеним кандидатима стављен је на увид јавности дана 23.02.2015. године преко сајта Факултета.

На основу предлога Комисије за припрему извештаја о пријављеним кандидатима, Изборно веће Електротехничког факултета, на седници одржаној дана 21.04.2015. године, донело је одлуку о утврђивању предлога да се кандидат др Мило Томашевић изабере у звање редовног професора.

Електротехнички факултет је дана 21.05.2015. године доставио Универзитету комплетан захтев за избор у звање на прописаним обрасцима.

Универзитет је комплетну документацију коју је доставио Факултет ставио на веб страницу Универзитета дана 01.06.2015. године.

Веће научних области техничких наука, на седници одржаној дана 08.06.2015. године дало је мишљење да се др Мило Томашевић може изабрати у звање редовног професора.

Сенат Универзитета, на седници одржаној дана 08.07.2015. године разматрао је захтев Електротехничког факултета и утврдио да кандидат испуњава услове прописане чл. 64. и 65. Закона о високом образовању, чланом 124. Статута Универзитета у Београду, као и услове прописане Критеријумима за стицање звања наставника на Универзитету у Београду, па је донета одлука као у изреци.

ПРЕДСЕДНИК СЕНАТА
Ректор

Проф. др Владимир Бумбасијевић

Доставити:

- Факултету (2)
- архиви Универзитета
- сектору 06

Мило Томашевић

А. Биографски подаци

Мило Томашевић је рођен 18.05.1957. године у Никшићу. Основну школу и гимназију завршио је у Никшићу као носилац дипломе “Луча”, која представља еквивалент Вукове дипломе. Током школовања освајао је прва места на градским, републичким и савезним (СФРЈ) такмичењима из математике, историје и географије. На Електротехнички факултет у Београду, Одсек за електронику, уписао се 1975. године. Током студија је више пута добијао награде Универзитета за постигнут успех у претходној години студија. Дипломирао је 1980. године и исте године се уписао на постдипломске студије на овом факултету, на Смеру за електронику. Магистарски рад одбранио је 1984. године. Докторску дисертацију одбранио је 1992. године, такође на Електротехничком факултету у Београду. Додељена му је 1989. године и стипендија Републичке заједнице науке Србије за стручно усавршавање у иностранству. У оквиру научне специјализације боравио је као гостујући истраживач 1990-91. године на универзитету Purdue, West Lafayette, САД.

У звање доцента са трећином радног времена изабран је 1993. године на Катедри за рачунарску технику и информатику Електротехничког факултета у Београду. На истој Катедри је, затим, 1995. године изабран за доцента са пуним радним временом. За ванредног професора са пуним радним временом изабран је 2000. године, а реизабран 2006. и 2011. године. Тренутно је шеф Катедре за Рачунарску технику и информатику Електротехничког факултета у Београду.

На XXVII конференцији ЕТАН-а 1982. године, добио је награду Економског факултета из Суботице, а на XXXV конференцији ЕТАН-а 1991. године награђен је за најбољи рад у секцији за рачунарску технику. На IEEE/ACM конференцији HICSS-92 добио је другу награду у секцији за архитектуру рачунара. На XLIX конференцији ЕТРАН-а 2005. године, добио награду за најбољи рад у секцији за рачунарску технику и информатику.

Био је рецензент за више међународних часописа, као и домаћих часописа и конференција. Одржао је, са коауторима, више предавања по позиву код нас и у иностранству (САД, Немачка, Италија, Сингапур, Јужна Кореја, Пољска, Бугарска) у разним компанијама (Encore, NCR, TDT), на универзитетима и престижним међународним конференцијама (ISCA, NPCA, NPC).

Ожењен је и отац двоје деце, Војислава (1999) и Весне (2004).

Б. Дисертације

1. **Томашевић М.**, “Софтверски систем за развој микропрограма процесора мултипроцесне обраде”, магистарска теза, Електротехнички факултет у Београду, септембар 1984.

2. **Томашевић М.**, “Нови хардверски протокол за кохеренцију кеш меморија у мултипроцесорским системима са заједничком меморијом”, докторска теза, Електротехнички факултет у Београду, децембар 1992.

В. Наставна активност

На основним студијама, мастер и докторским студијама на Електротехничком факултету у Београду држи десетак курсева од којих је већину сам засновао или значајно иновирао. Држао је наставу и на другим сродним факултетима у окружењу: Ваздухопловној војно-техничкој академији у Жаркову, Електротехничком факултету и Природно-математичком факултету у Подгорици, Одсеку за рачунарску технику и информатику Универзитета "Никола Тесла" у Книну, Техничком факултету у Чачку, Електротехничком факултету у Бањалуци и Електротехничком факултету у Источном Сарајеву.

Био је ментор или члан комисије за већи број завршних радова студената на различитим нивоима студија на Електротехничком факултету у Београду и учествовао у комисијама за оцену и одбрану докторских дисертација на другим сродним универзитетима код нас и у окружењу.

Кандидат је аутор или коаутор следећих књига и уџбеника:

1. **Томашевић М.**, Milutinović V., *Cache Coherence Problem in Shared Memory Multiprocessors: Hardware Solutions*, IEEE Computer Society Press, Los Alamitos, CA, USA, July 1993. ISBN 0-8186-4092-8

2. Protić, J., **Томашевић М.**, Milutinović V., *Distributed Shared Memory: Concepts and Systems*, IEEE Computer Society Press, Los Alamitos, CA, USA, July 1997. ISBN 0-8186-7737-6

3. **Томашевић М.**, *Алгоритми и структуре података*, (406 страна), Академска мисао, Београд, 2000., IV издање 2008. ISBN 978-86-7466-328-8

Књига 3 се користи као уџбеник за комплетно градиво из предмета *Алгоритми и структуре података*, као и *Алгоритми и структуре података 1 и 2*. Ова књига се, такође, користи као једини уџбеник из сличних предмета на више сродних факултета у региону.

Књиге 1 и 2 су коришћене као литература за предмет *Мултипроцесорски системи*, као и на постдипломској настави из области мултипроцесорских система. Ове књиге су коришћене у постдипломској настави и на неким универзитетима у иностранству. Ове књиге у издању IEEE Computer Society Press су имале значајну продају и цитираност у претходном периоду.

Г. Библиографија научних и стручних радова

По подацима базе **Scopus Google Scholar** дају 620 цитата без аутоцитата свих аутора и *h*-индекс 13.

1. Радови у међународним часописима (M20)

1. **Томашевић М.**, Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors, Part 1," *IEEE Micro*, Vol.14., No.5, October 1994., pp. 52-59.

ISSN 0272-1732 - *Časopis sa SCI Impact Factor: 0.43 M23*

2. **Томашевић М.**, Milutinović V., "Hardware Approaches to Cache Coherence in Shared-Memory Multiprocessors, Part 2," *IEEE Micro*, Vol.14., No.6, December 1994., pp. 61-66.

ISSN 0272-1732 - *Časopis sa SCI liste Impact Factor: 0.43 M23*

3. Savić, S., **Томашевић М.**, Milutinović V. "Improved RMS for the PC Environment," *Microprocessors and Microsystems*, Vol. 19, No. 10, December 1995, pp. 609-619.

ISSN: 0141-9331 - *Časopis sa SCI liste Impact Factor: 0.163 (1996) M23*

- 4 **Tomašević M.**, Milutinović V. "The Word-invalidate Cache Coherence Protocol," *Microprocessors and Microsystems*, Vol. 20, No. 1, March 1996, pp. 3-16.
ISSN: 0141-9331 Časopis sa SCI liste Impact Factor: 0.163 M23
5. Grujić A., **Tomašević M.**, Milutinović V., "A Simulation Study of Hardware-Oriented DSM Approaches", *IEEE Parallel & Distributed Technology*, Vol. 4, No. 1, Spring 1996, pp. 74-83. Napomena: Današnji naziv - *IEEE Concurrency*
ISSN: 1063-6552 - Časopis sa SCI liste Impact Factor: 1.727 (1998) M21
6. Protić J., **Tomašević M.**, Milutinović V., "Distributed Shared Memory: Concepts and Systems," *IEEE Parallel & Distributed Technology*, Vol. 4, No. 2, Summer 1996, pp. 63-79.
ISSN: 1063-6552 - Časopis sa SCI liste Impact Factor: 1.727 (1998) M21
7. Đorđević J., **Tomašević M.**, Bojović M., Potić V., Randić S., "An Operating System Accelerator," *Journal of Systems Architecture*, Vol. 44, No. 9-10, June 1998, pp. 737-754.
ISSN: 1383-7621 - Časopis sa SCI liste Impact Factor: 0.029 (1998) M23
8. Bojović M., **Tomašević M.**, Đorđević J., "The Interactive Development and Testing System for a RISC-Style Processor," *The Computer Journal*, Vol. 42, No. 5, 1999.
ISSN: 0010-4620 - Časopis sa SCI liste Impact Factor: 0.349 (1999) M23
9. Đorđević J., Bojović M., **Tomašević M.**, Lazić B., Velašević D., "A RISC-Style Hardware Accelerator for Operating Systems," *International Journal of Computers and Applications*, Vol. 21, No. 2, 1999, pp. 50-55.
ISSN: 1206-212X Časopis bez impact factora
10. **Tomašević M.**, Bojović M., Đorđević J., "A Hardware Implementation of the Mechanism of Multiprocessing", *Microprocessors and Microsystems*, Vol. 23, December 1999, pp. 471-479.
ISSN: 0141-9331 - Časopis sa SCI liste Impact Factor: 0.151 (1999) M23
11. Punt M., **Tomašević M.**, Đorđević J., "Evaluation and Analysis of an On-line Error Detection Monitoring Technique", *Computers and Electrical Engineering*, Vol. 39, Iss. 2, February 2013, pp. 261-273.
ISSN: 0045-7906 Časopis sa SCI liste Impact Factor: 0.992 (2013) M22
12. **Tomašević V.**, **Tomašević M.**, "An Analysis of Chain Characteristics in the Cryptanalytic TMTO Method", *Theoretical Computer Science*, Vol. 501, August 2013, pp. 52-61.
ISSN: 0304-3975 Časopis sa SCI liste Impact Factor: 0.516 (2013) M23
13. Vitorović A., **Tomašević M.**, Milutinović V., "Manual Parallelization versus State-of-the-art Parallelization Techniques: the SPEC CPU2006 as a Case Study", *Advances in Computers*, vol. 92, January 2014, pp. 203-251.
ISSN: 0065-2458 - Časopis sa SCI liste Impact Factor: 0.489 (2013) M23
14. Radulović M., **Tomašević M.**, Milutinović V., "Register-Level Communication in Speculative Chip Multiprocessors", *Advances in Computers*, vol. 92, January 2014, pp. 1-66.
ISSN: 0065-2458 - Časopis sa SCI liste Impact Factor: 0.489 (2013) M23
15. Dundjerski D., **Tomašević M.**, "GPU-Based Parallelization of the OSPF and BGP routing protocols", *Concurrency and Computation: Practice and Experience*, Vol. 27, Iss. 1, January 2015, pp. 237-251.
ISSN: 1532-0626 - Časopis sa SCI liste Impact Factor: 0.942 (2015) M22

16. Trobec R., Vasiljević R., **M. Tomašević**, Milutinović V., Beivide R., Valero M., "Interconnection Networks in Petascale Computer Systems: A Survey", *ACM Computing Surveys*, Vol. 49, No. 3, Sep, 2016, pp. 1-25.

ISSN: 0360-0300 - Časopis sa SCI liste Impact Factor: 6.748 (2016) M21a

17. Blagojević V., Bojić D., Bojović M., Cvetanović M., Đorđević J., Đurđević Đ., Furlan B., Gajin S., Jovanović Z., Milićev D., Milutinović V., Nikolić B., Protić J., Punt M., Radivojević Z., Stanisavljević Ž., Stojanović S., Tartalja I., **Tomašević M.**, Vuletić P., "A Systematic Approach to Generation of New Ideas for PhD Research in Computing", *Advances in Computers*, Vol. 104, pp. 1-32, Jan., 2017.

ISSN: 0065-2458 - Časopis sa SCI liste Impact Factor: 1.514 (2017) M22

18. Radulović M., Girbal S., **Tomašević M.**, "Low-level Implementation of the SISC Protocol for Thread-level Speculation on a Multi-core Architecture", *Parallel Computing*, vol. 67, September 2017, pp. 1-19.

ISSN: 0167-8191 - Časopis sa SCI liste Impact Factor: 0.938 (2017) M23

19. Tomašević V., **Tomašević M.**, Bojanić S., "Interval-based Recording of Generated Pseudo-random Numbers", *Revista Internacional de Métodos Numéricos para Cálculo y Diseño en Ingeniería*, (online first), February 2019.

ISSN: 0213-1315 Časopis sa SCI liste Impact Factor: 0.360 (2017) M23

2. Радови у домаћим часописима (M50)

1. Radulović M., **Tomašević M.**, "A Proposal for Register-level Communication in a Speculative Chip Multiprocessor", *ETF Journal of Electrical Engineering, University of Montenegro*, Vol. 15, No. 1, May 2006, pp. 91-98. (štampan nagrađeni rad 4.28 sa konferencije) ISSN 0352 - 5207

2. **Tomašević M.**, Protić J., Savić S., Jovanović M., Grujić A., Milutinović V. "A Reflective Memory System for Personal Computers", *The IPSI Bgd Transactions on Internet Research*, Vol. 2, No. 2, July 2006, pp. 7-12. ISSN: 1820-4503

3. Radulović M., **Tomašević M.** "On Reducing Overheads in CMP TLS Integrated Protocols", *The IPSI Bgd Transactions on Internet Research*, Vol. 3, No. 1, January 2007, pp. 11-17. ISSN: 1820-4503

4. Tomašević V., **Tomašević M.**, "Pregled i analiza kriptanalitičkih TMTO metoda", *Singidunum revija*, Beograd, oktobar 2010., pp. 141-152. ISSN: 1820-8819

5. Milivojević M., Đurđević Đ., **Tomašević M.**, "Architecture of a System for Interactive Training and Testing in Algorithms and Data Structures", *Telfor Journal*, Vol.3 No.1 (2011). ISSN: 1821-3251 (M53)

6. Mišić M., **Tomašević M.**, "Data Sorting Using Graphics Processing Units", *Telfor Journal*, Vol. 4 No.1, (2012). ISSN: 1821-3251 (M53)

7. Mišić M., Dašić D., **Tomašević M.**, "An Analysis of OpenACC Programming Model: Image Processing Algorithms as a Case Study", *Telfor Journal*, Vol. 6, No. 1, 2014., pp. 53-58. ISSN: 1821-3251 (M53)

8. Mišić M., Nikolov D., **Tomašević M.**, "Analysis of CPU and GPU Implementations of Convolution Reverb Effect", *Telfor Journal*, Vol. 8, No. 2, 2016., pp. 121-126. ISSN: 1821-3251 (M52)

9. M. Vesović, A. Smiljanić, **M. Tomašević**, "Speeding up IP lookup procedure in software routers by means of parallelization," *Telfor Journal*, vol. 9, no. 1, 2017., pp. 2-7, 2017. ISSN: 1821-3251 (M53)

10. Dundjerski D., Lazić S., **Tomašević M.**, Bojić D., "An Extended Evaluation of Schema Issue Advisor in the Azure SQL Database," *Telfor Journal*, vol. 10, no. 2, 2017., pp. 91-96, 2018. ISSN: 1821-3251 (M53)

3. Радови саопштени на међународним научним скуповима (M30)

1. **Tomašević M.**, Milutinović V., "A Simulation Study of Snoopy Cache Coherence Protocols", *25th Hawaii International Conference on System Sciences*, Kauai, USA, January 1992., pp. 427-436.

2. **Tomašević M.**, Milutinović V., "A Survey of Hardware Solutions for Maintenance of Cache Coherence in Shared-Memory Multiprocessors", *26th Hawaii International Conference on System Sciences*, Maui, USA, January 1992., pp. 863-872.

3. Graovac S., **Tomašević M.**, Benčik R., Radosavljević A., "Train Driving Simulator," *5th International Training Equipment Conference*, Hague, April 1994.

4. Grujić A., **Tomašević M.**, Milutinović V., "A Simulation Study of Hardware-Oriented DSM Approaches", *IEEE Region 10's 9th Annual International Conference*, Singapore, August 1994, pp. 386-390.

5. Jovanović M., **Tomašević M.**, Milutinović V., "Design Issues in Block-Oriented Reflective Memory System," *Proceedings of XVI Int. Symposium on Nuclear Electronics and Computing*, Varna, September 1994.

6. Protić J., **Tomašević M.**, Milutinović V., "A Survey of Distributed Shared Memory Approaches," *Proceedings of XVI Int. Symposium on Nuclear Electronics and Computing*, Varna, September 1994.

7. Jovanović M., **Tomašević M.**, Milutinović V., "A Simulation Analysis of Two Reflective Memory Approaches," *28th Hawaii International Conference on System Sciences*, Maui, USA, January 1995.

8. Protić J., **Tomašević M.**, Milutinović V., "A Survey of Distributed Shared Memory Systems," *28th Hawaii International Conference on System Sciences*, Maui, USA, January 1995.

9. Milutinović V., **Tomašević M.**, Marković B., Tremblay M. "A New Cache Architecture Concept: The Split Temporal/Spatial Cache," *Proceedings of the MELECON96*, Bari, Italy, May 1996, pp. 1108-1111.

10. Protić J., Tartalja I., **Tomašević M.**, "Memory Consistency Models for Shared Memory Multiprocessors and DSM Systems," *Proceedings of the MELECON96*, Bari, Italy, May 1996, pp. 1112-1115.

11. Milutinović V., Marković B., **Tomašević M.**, Tremblay M. "The Split Temporal/Spatial Cache: A Performance Analysis," *Proceedings of 5th SCIzzL*, Santa Clara, USA, March 1996, pp. 63-69.

12. Milutinović V., Marković B., **Tomašević M.**, Tremblay M. "The Split Temporal/Spatial Cache: A Complexity Analysis," *Proceedings of 6th SCIzzL*, Santa Clara, USA, September 1996, pp. 87-96.

13. Tončev M., **Tomašević M.**, Aleksić M., "The Impact of Out-of-Order Message Delivery on Cache Coherence Protocols", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, 2001. pp. 399-404.

14. Tončev M., Djordjević J., **Tomašević M.**, Aleksić M., "Multithreaded Communication Controller For Efficient DSM Multiprocessors", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, 2001.
15. Tončev M., **Tomašević M.**, Djordjević J., Aleksić M., "Improving Performance of a DSM System by the Communication Controller Organization", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, 2004.
16. Elahresh M., Djordjević J., **Tomašević M.**, Aleksić M., "An Improved On-Line Monitoring Technique for a Fault-Tolerant Computing Node", *Proceedings of the IEEE Canadian Conference on Electrical and Computer Engineering*, Toronto, 2004.
17. **Tomašević M.**, Puzović N., Leković S., "Analysis and Improvement of Replacement Algorithms in SMP cache memory systems", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, July 2005.
18. Radulović M., **Tomašević M.**, "An Aggressive Register-level Communication in a Speculative Chip Multiprocessor", *IEEE EUROCON2005*, Belgrade, November 2005.
19. Radulović M., **Tomašević M.**, "Support for Thread-Level Speculation in Chip Multiprocessors", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, July 2007.
20. Radulović M., **Tomašević M.**, "Towards an Improved Integrated Coherence and Speculation Protocol", *IEEE EUROCON2007*, Warsaw, September 2007.
21. Radulović M., Girbal S., **Tomašević M.**, "Simulation Support for Speculative Multithreading Processors", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, July 2008.
22. Stojanović S., Furlan B., **Tomašević M.**, Milutinović V., "An Overview of Concurrency Support in Accessing Shared Data in SMPs," *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, L'Aquila, July 2008.
23. Radulović M., Girbal S., **Tomašević M.**, "Evaluating the SISC TLS Protocol through Structural Simulation", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, Terrasa, Barcelona, July 2009.
24. Punt M., Djordjević J., **Tomašević M.**, "A Simulation Environment for the On-Line Monitoring of a Fault Tolerant Flight Control Computer", *IEEE Eastern European Regional Conference on the Engineering of Computer Based Systems*, Novi Sad, September 2009.
25. Mišić M., **Tomašević M.**, "Analysis of Parallel Sorting Algorithms on Different Parallel Platforms", *Proceedings of the ACACES (Advanced Computer Architecture and Compilation for Embedded Systems)*, Fiuggi, Italy, July 2011.
26. Mišić M., Đurđević Đ., **Tomašević M.**, "Evolution and Trends in GPU Computing", *MIPRO*, Opatija, Hrvatska, Maj 2012.
27. Štrbac-Savić S., **Tomašević M.**, "Comparative Performance Evaluation of the AVL and Red-Black Trees", *V Balcan Conference in Informatics*, Novi Sad, September 2012.
28. Milić U., Gelado I., Puzović N., Ramirez A., **Tomašević M.**, "Parallelizing General Histogram Application for CUDA Architecture", *International Conference on Embedded Computer Systems: Architectures, Modeling, and Simulation*, Samos, Greece, July 2013.
29. Mišić M., Bethune I., **Tomašević M.**, "Automated Regression Testing and Code Coverage Analysis of the CP2K Application", *7th IEEE International Conference on Software Testing, Verification, and Validation*, Cleveland, USA, April 2014.

30. Nikolov D., Mišić M., **Tomašević M.**, "GPU-based Implementation of Reverb Effect", *XXIII Telekomunikacioni forum TELFOR 2015*, Beograd, Novembar, 2015., pp. 990-993, (M33)

31. Vesović M., Smiljanić A., **Tomašević M.**, "Speeding up IP Lookup Procedure in Software Routers by Means of Parallelization", *XXIV telekomunikacioni forum TELFOR*, Beograd, Novembar 2016.

32. Dundžerski D., Nikolić B., **Tomašević M.**, "A new CUDA web-based learning environment", 3rd International conference on Electrical, Electronic and Computing Engineering, Zlatibor, June 2016. M63

33. Vlahović T., Mišić M., **Tomašević M.**, Karadžić A., Rikalo A., "Extending Valgrind framework with the MIPS MSA support", Zooming Innovation in Consumer Electronics International Conference 2017 (ZINC), Novi Sad, May, 2017.

34. Mišić M., Protić J., **Tomašević M.** "Improving Source Code Plagiarism Detection: Lessons Learned", *XXV telekomunikacioni forum TELFOR*, Beograd, Novembar 2017.

35. Dundžerski D., Lazić S., **Tomašević M.**, Bojić D., "Improving Schema Issue Advisor in the Azure SQL Database" *XXV telekomunikacioni forum TELFOR*, Beograd, Novembar 2017.

36. Kovačev P., Mišić M., **Tomašević M.** "Parallelization of the Mixture of Gaussians Model for Motion Detection on the GPU", Zooming Innovation in Consumer Electronics International Conference 2017 (ZINC), Novi Sad, May, 2018.

4. Радови саопштени на домаћим научним скуповима (M60)

1. Potić V., Đorđević J., Lazić B., Velašević D., Randić S., **Tomašević M.** "Arhitektura i organizacija procesora multiprocesne obrade", *XXVII Konferencija ETAN-a*, Subotica, Jun 1982.

2. Đorđević J., Randić S., **Tomašević M.**, "Mikroassembler procesora multiprocesne obrade", *XXVII Konferencija ETAN-a*, Subotica, Jun 1982.

3. Đorđević J., **Tomašević M.**, "Simulator procesora multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Struga, Jun 1983.

4. Bojović M., Đorđević J., **Tomašević M.**, Potić V., Randić S., "Komandni jezik za upravljanje procesorom multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Split, Jun 1984.

5. Đorđević J., Potić V., Randić S., **Tomašević M.**, Bojović M., "Analiza preklapanja mikroinstrukcija procesora multiprocesne obrade", *XXVIII Konferencija ETAN-a*, Split, Jun 1984.

6. **Tomašević M.**, Đorđević J., Potić V., "Razmatranje arhitekture procesora multiprocesne obrade", *XXX Konferencija ETAN-a*, Herceg Novi, Jun 1986.

7. **Tomašević M.**, Džigurski O., Vojvodić I., Petronijević D., "Distribuirani računarski sistem za simulaciju dinamičkih sistema u realnom vremenu", *XXXIII Konferencija ETAN-a*, Novi Sad, Jun 1989.

8. **Tomašević M.**, Džigurski O., Petronijević D., "Simulacija grafičkog prikazivanja podataka u avionskim računarskim sistemima", *XXXIV Konferencija ETAN-a*, Zagreb, Jun 1990.

9. **Tomašević M.**, Milutinović V., "Dvonivoska hijerarhija keš memorija u multiprocesorskim sistemima sa zajedničkom memorijom i zajedničkom magistralom", *XXXV Konferencija ETAN-a*, Ohrid, Jun 1991.

10. **Tomašević M.**, Gobović A., Milutinović V., "Simulator multiprocesorskog sistema sa zajedničkom memorijom i zajedničkom magistralom", *XXXVI Konferencija ETAN-a*, Kopaonik, Jun 1992.

11. **Tomašević M.**, Milutinović V., "Analitička evaluacija decentralizovanih protokola za koherenciju keš memorija", *XXXVII Konferencija ETAN-a*, Beograd, Jun 1993.

12. Grujić A., Tomašević M., Milutinović V., "Simulaciona analiza tri DSM pristupa", *XXXVIII Konferencija ETAN-a*, Niš, Jun 1994.
13. Savić S., Tomašević M., Milutinović V., "Simulacija i implementacija jednog koncepta distribuirane deljene memorije", *XXXVIII Konferencija ETAN-a*, Niš, Jun 1994.
14. Tomašević M., Benčik R., Graovac S., "Računarska podrška trenažera za obuku mašinovođa", *JUŽEL94*, Vrnjačka Banja, Oktobar 1994.
15. Protić J., Tomašević M., Milutinović V., "Pregled DSM procesiranja: koncepti", *YU INFO*, Brezovica, Mart 1995.
16. Jovanović M., Tomašević M., "Simulaciono poređenje dva pristupa sistema sa reflektivnom memorijom", *YU INFO*, Brezovica, 1995.
17. Jovanović M., Tomašević M., "Analitičko modeliranje performansi RM/MC sistema", *XXXIX Konferencija ETAN-a*, Zlatibor, Jun 1995.
18. Protić J., Tomašević M., Milutinović V., "Pregled DSM procesiranja: sistemi", *XXXIX Konferencija ETAN-a*, Zlatibor, Jun 1995.
19. Tončev M., Tomašević M., Đorđević J., Milutinović V., "Statistička analiza korišćenja primitivna protokola za održavanje keš koherencije kod DSM multiprocatora", *YU INFO96*, Brezovica, April 1996.
20. Protić J., Tartalja I., Tomašević M., "Prilog razumevanju memorijskih modela konzistencije", *YU INFO96*, Brezovica, April 1996.
21. Jovanović M., Tomašević M., "Analiza složenosti osnovnog i poboljšanog sistema sa reflektivnom memorijom", *XL konferencija ETRAN-a*, Budva, Jun 1996.
22. Tončev M., Tomašević M., Đorđević J., "Dinamička simulacija multiprocatora sa distribuiranom zajedničkom memorijom", *XLI Konferencija za ETRAN*, Jun 1997. p. 103-106.
23. Tončev M., Tomašević M., Đorđević J., "Višekontekstni komunikacioni kontroler za efikasni DSM multiprocator", *XLII Konferencija za ETRAN*, Jun 1998.
24. Elahresh M., Tomašević M., Đorđević J., "The On-line Error Detection Using the Monitoring Technique", *Informacione tehnologije*, Žabljak, Mart 1998.
25. Elahresh M., Đorđević J., Tomašević M., "DASS – An Improved Monitoring Technique", *XLIII Konferencija za ETRAN*, Septembar 1999.
26. Elahresh M., Tomašević M., Đorđević J., "A Simulator for a Fault-Tolerant Computing Node", *XLIV Konferencija za ETRAN*, Jun 2000.
27. Elahresh M., Đorđević J., Tomašević M., "Evaluation of a Fault-Tolerant Computing Node", *XLIV Konferencija za ETRAN*, jun 2000.
28. Radulović M., Tomašević M., "A Proposal for Register-level Communication in a Speculative Chip Multiprocessor", *XLIX Konferencija za ETRAN*, Jun 2005.
29. Miliivojević M., Đurđević Đ., Tomašević M., "Sistem za interaktivnu obuku i testiranje znanja iz algoritama i struktura podataka", *XVIII telekomunikacioni forum TELFOR*, Beograd, Novembar 2010.
30. Dunderski D., Tomašević M., "Paralelizacija izbora najboljih ruta u BGP protokolu pomoću grafičkog procesora", *XIX telekomunikacioni forum TELFOR*, Beograd, Novembar 2011.

31. Mišić M., Tomašević M., "Sortiranje podataka korišćenjem grafičkih procesorskih jedinica" *XIX telekomunikacioni forum TELFOR*, Beograd, Novembar 2011. M63
32. Štrbac-Savić S., Tomašević M., "Analiza tehnika za reorganizaciju samopodešavajućih stabala", *XI Naučno-stručni simpozijum Infoteh*, Jahorina, Mart 2012. M63
33. Štrbac-Savić S., Tomašević M., "Analiza performansi skoro balansiranih stabala binarnog pretraživanja", *Konferencija za ETRAN*, Jun 2012. M63
34. Mišić M., Tomašević M., "Analiza performansi memorijske hijerarhije na CUDA grafičkim procesorima", *Konferencija za ETRAN*, jun 2012. M63
35. Tomašević V., Tomašević M., "Kompromis između vremenskih i memorijskih zahteva u kriptanalitičkom postupku", *XX telekomunikacioni forum TELFOR*, Beograd, Novembar 2012. (Predavanje po pozivu) M61
36. Ilić V., Mišić M., Tomašević M., "Primena grafičkih procesora u obradi zvučnih signala", *XX telekomunikacioni forum TELFOR*, Beograd, Novembar 2012. M63
37. Miletić S., Mišić M., Tomašević M., "Implementacija grafovskih algoritama korišćenjem grafičkih procesora", *Konferencija za ETRAN*, Jun 2013. M63
38. Mišić M., Dašić D., Tomašević M., "Analiza primene OpenACC direktiva u implementaciji algoritama za obradu slike", *XXI telekomunikacioni forum TELFOR*, Beograd, Novembar 2013. M63
39. Francuski M., Mišić M., Tomašević M., "Simulacija računarskog protivnika u igri potapanje brodova na Android platformi", *YUINFO 2013*, Kopaonik, 2013., pp. 611-616, M63
40. Mišić M., Živković M., Protić J., Tomašević M., "Detekcija sličnosti u programskom kodu korišćenjem GST algoritma", *YUINFO 2016*, Kopaonik, Mart 2016. M63
41. Tomašević V., Tomašević M., "Time-Memory Trade-Off in RFID Systems", *SINTEZA2016 International Scientific Conference*, Belgrade, April 2016. M63
42. Mišić M., Nikolov D., Protić J., Tomašević M., "Paralelizacija GST algoritama za detekciju sličnosti u programskom kodu", *XXIV telekomunikacioni forum TELFOR*, Beograd, Novembar 2016.
43. Mišić M., Dacić A., Jovanović V., Protić J., Tomašević M., "Disciplinska odgovornost studenata kroz pravilnike, disciplinske mere, stavove studenata i analizu podataka", *XXIII Skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Februar, 2017., pp. 252-255. M63
44. Mišić M., Protić J., Tomašević M., "Pravci unapređenja softverskih sistema za detekciju plagijarizma u izvornom programskom kodu u akademskom okruženju", *XXIII Skup „Trendovi razvoja“*, Univerzitet u Novom Sadu, Fakultet tehničkih nauka, Februar, 2017., pp. 248-251. M63

5. Радови у публикацијама страних и домаћих научних института

1. Tomašević M., Radulović M., "Speculative Chip Multiprocessors", *Proceedings of International Workshop devoted to the 25th Anniversary of Faculty of Natural Sciences*, Podgorica, September 2005, pp. 168-186.

Д. Пројекти и реализације

Кандидат је био учесник више десетина домаћих и међународних пројеката који су као резултат имали реализације хардверско-софтверских производа и студије, од којих су неки имали и значајне реализације.

Ђ. Остали резултати, стручне и друштвене активности

Кандидат је обављао или и даље обавља следеће дужности на Електротехничком факултету и Београдском универзитету:

1. Декан Електротехничког факултета (од 2018. до сада)
2. В.д. декана Електротехничког факултета (од 2017. до 2018.)
3. Продекан Електротехничког факултета за сарадњу са привредом (од 2015 до 2017)
4. Шеф Катедре за Рачунарску технику и информатику (од 2012 до 2015).
5. Заменик шефа Катедре за Рачунарску технику и информатику (од 2006 до 2012).
6. Заменик шефа Одсека за Рачунарску технику и информатику.
7. Члан Већа техничко-технолошких наука на Београдском универзитету.
8. Члан Наставне комисије.
9. Члан Комисије за признавање страних високошколских исправа.

Кандидат је обављао или и даље обавља следеће струковне дужности:

1. Члан струковне организације HiPEAC (European Network of Excellence on High Performance and Embedded Architecture and Compilation).
2. Члан управљачког комитета акције EURO TM
3. Рецензент радова у међународним часописима: IEEE Transactions on Computers, IEEE Proceedings, IEEE Micro, IEEE Concurrency, Software: Practice and Experience) и међународних конференција (ICPP, HICSS, COMPSAC),
4. Рецензент у домаћим часописима (Telfor Journal, Yujor, Serbian Journal of Electrical Engineering) и конференција (ЕТРАН, ТЕЛФОР, Информационе Технологије, Инфотек, итд.)
5. Члан Програмског одбора конференције *Информационе Технологије*
6. Члан Програмског одбора и Научног одбора, као и координатор секције Софтверски алати и апликације међународне конференције ТЕЛФОР
7. Члан Уређивачког одбора часописа TELFOR Journal
8. Одговорни уредник сепарата Електротехника у оквиру часописа Техника



UNIVERZITET CRNE GORE
PRIRODNO-MATEMATIČKI FAKULTET
RAČUNARSKE NAUKE
Broj dosijea: 1/2016

Na osnovu člana 165 Zakona o opštem upravnom postupku ("Službeni list RCG" br. 60/03) i službene evidencije, a po zahtjevu Kepuska Xhelal Krenar, izdaje se

POTVRDA O STUDIRANJU

Student **Kepuska Xhelal Krenar**, rođen **12-10-1988** godine u mjestu **Đakovica**, Republika Kosovo, upisan je studijske **2016/2017** godine, u **I** godinu studija, kao student koji se **samofinansira** na **akademske doktorske studije**, studijski program **RAČUNARSKE NAUKE**, koji realizuje **PRIRODNO-MATEMATIČKI FAKULTET - Podgorica** Univerziteta Crne Gore u trajanju od **3 (tri)** godine sa obimom **180 ECTS** kredita.

Studijske **2016/2017** godine prijavio je *da sluša* **3** predmeta sa **40.00** (četrdeset) ECTS kredita.

Po prvi put iz **I (prve)** godine, prijavio je *da sluša* **3** predmeta sa **40.00** (četrdeset) ECTS kredita, što iznosi **66.67%** od ukupnog broja ECTS kredita u **I** godinu.

Saglasno Statutu Univerziteta Crne Gore, **Kepuska Xhelal Krenar** je po prvi put prijavio *da sluša* **2/3**, odnosno **66,67%** (**šezdesetšest 67/100 %**), od ukupnog broja ECTS kredita sa **I** godine i studijske **2016/2017** ima **status redovnog studenta** koji se **samofinansira**.

Uvjerenje se izdaje na osnovu službene evidencije, a u svrhu ostvarivanja prava na: (dječji dodatak, porodičnu penziju, invalidski dodatak, zdravstvenu legitimaciju, povlašćenu vožnju za gradski saobraćaj, studentski dom, studentski kredit, stipendiju, regulisanje vojne obaveze i slično).

Broj:
Podgorica, 06.02.2019 godine



ŠEKTAR,
Deana

Na osnovu člana 165 stava 1 Zakona o opštem upravnom postupku ("Službeni list RCG", broj 60/03.), člana 115 stava 2 Zakona o visokom obrazovanju ("Službeni list CG", broj 44/14.) i službene evidencije, a po zahtjevu studenta Kepuska Xhela Krenar, izdaje se

UVJERENJE O POLOŽENIM ISPITIMA

Student Kepuska Xhelal Krenar, rođen 12-10-1988 godine u mjestu Đakovica, Republika Kosovo, upisan je studijske 2016/2017 godine, u I godinu studija, kao student koji se samofinansira na doktorske akademske studije, studijski program RAČUNARSKE NAUKE, koji realizuje PRIRODNO-MATEMATIČKI FAKULTET - Podgorica Univerzite Crne Gore u trajanju od 3 (tri) godine sa obimom 180 ECTS kredita.

Student je položio ispite iz sljedećih predmeta:

Redni broj	Semestar	Naziv predmeta	Ocjena	Uspjeh	Broj ECTS kredita
1.	I	MATEMATIKA- DOKTORSKI ISPIT	"C"	(dobar)	10.00
2.	I	RAČUNARSKE NAUKE-DOKTORSKI ISPIT	"A"	(odličan)	10.00

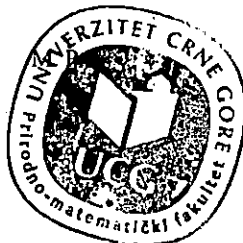
Zaključno sa rednim brojem 2.

Ostvareni uspjeh u toku dosadašnjih studija je:

- srednja ocjena položenih ispita "B" (9.00)
- ukupan broj osvojenih ECTS kredita 20.00 ili 33.33%
- indeks uspjeha 3.00.

Uvjerjenje se izdaje na osnovu službene evidencije, a u svrhu ostvarivanja prava na: (dječji dodatak, porodičnu penziju, invalidski dodatak, zdravstvenu legitimaciju, povlašćenu vožnju za gradski saobraćaj, studentski dom, studentski kredit, stipendiju, regulisanje vojne obaveze i slično).

Broj:
Podgorica, 06.02.2019 godine



10
SEKRETAR,
D. Čerović